DRW. NO. A113643-001 | Sheet No. 1/1

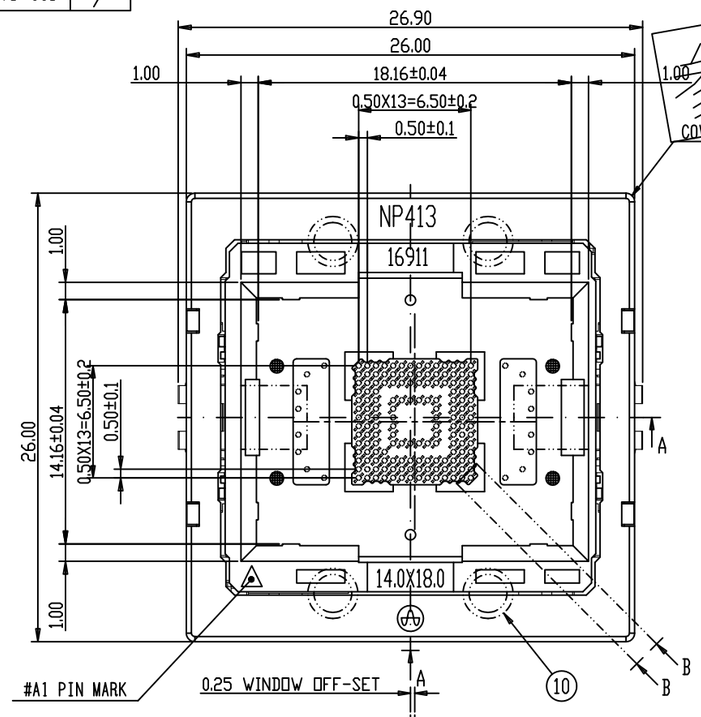
記号×数	変 更 内 容 REVISION DESCRIPTION	承認	検図	担当	年・月・日	変更通知書番号
⚠1 x					' . .	
⚠2 x					' . .	
⚠3 x					' . .	
⚠4 x					' . .	

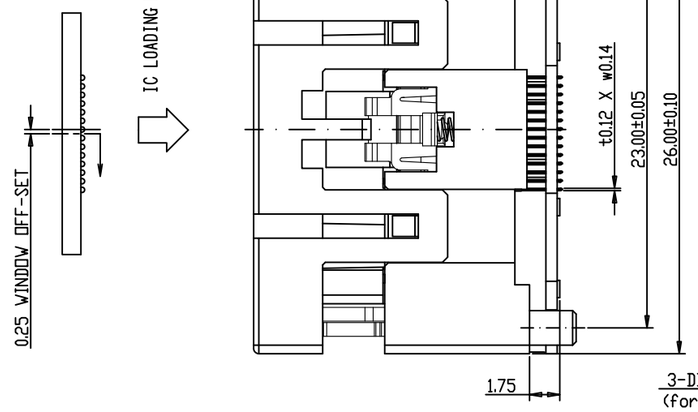
ORDERING CODE : 名称構成

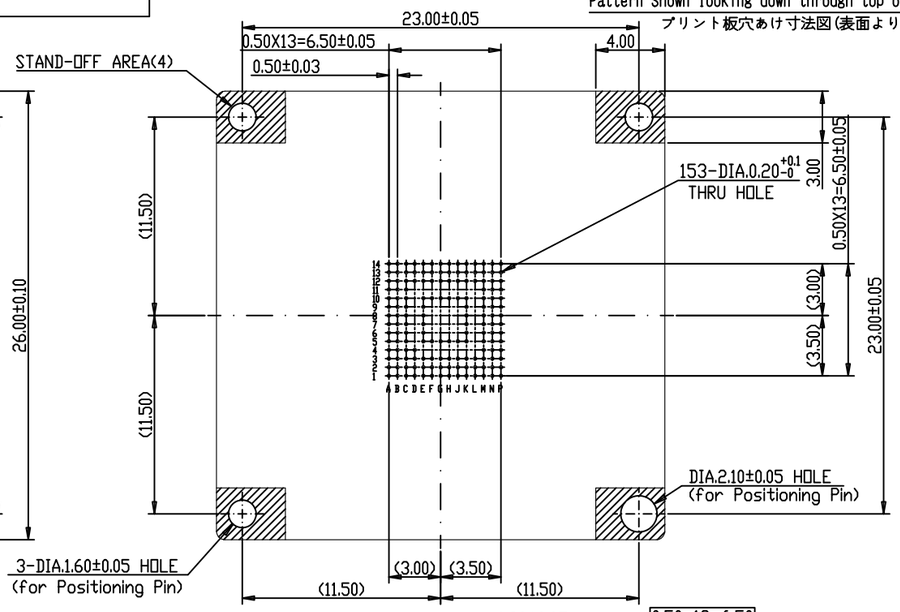
NP 413 - 16911

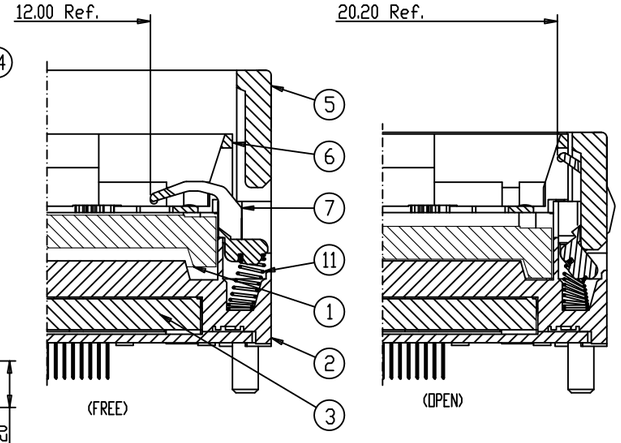
ZERO INSERTION FORCE (ZIF) SOCKET ZIFソケットの総称	
SERIES DESCRIPTION NUMBER	シリーズ名称
PKG BALL COUNT	PKGの芯数
DESIGN NUMBER	設計順位

参考図

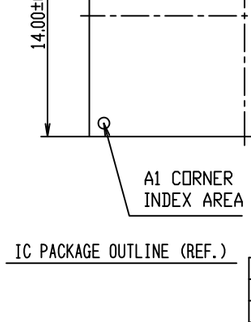


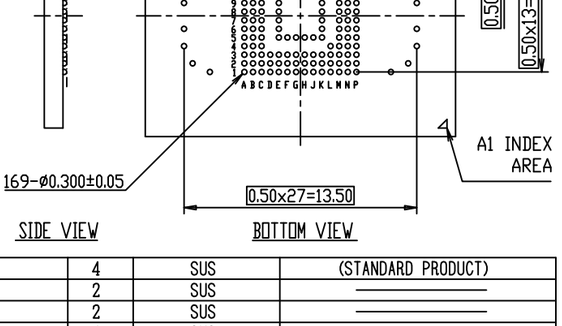






SEC. A-A





IC PACKAGE OUTLINE (REF.)

TOP VIEW SIDE VIEW BOTTOM VIEW

CONTACT THROUGH HOLE PATTERN
Pattern Shown looking down through top of socket
プリント板穴あけ寸法図(表面より透視)

部品番号 ITEM	部 品 名 DESCRIPTION	個 数 QNT.	材質・寸度 MATERIAL	記 事 CONTENT
15	E-RING(E-0.80)	4	SUS	(STANDARD PRODUCT)
14	D12-044 #SF	2	SUS	———
13	C12-044 #SF	2	SUS	———
12	B15-038 #SF	4	SUS	———
11	CS-563	2	SUS	(For Latch)
10	CS-665	4	SUS	(For Insulator)
9	CT4646	153	BeCu t0.12	Ni-Au PL
8	NP413-79206 #LV	4	SUS	———
7	NP413-16911 #LT	2	PEI(GF)	Black
6	NP413-16911 #GP	1	PEI(GF)	Beige
5	NP413-79206 #CV	1	PES(GF)	Black
4	NP413-96106 #LO	1	PEI(GF)	Black
3	NP413-77507 #MO	1	PES(GF)	Black
2	NP413-77507 #IN-B	1	PES(GF)	Black
1	NP413-28411 #IN-A	1	PES(GF)	Black

OPERATING METHOD : 操作方法

1. IC INSERTION OPERATION : IC挿入操作
   (a) Push the cover all the way down until it stops then insert the IC on top of package guide. When inserting the IC PKG, it's center should not be the same as that of the socket.
   カバーを押し切ったままでガイドポストの上にICを落し込みます。(ICの落とし込み位置は、ソケットセンターと異なります。)
   (b) To lock the IC in place, release the cover.
   カバーを開放することによりICが嵌合状態となります。

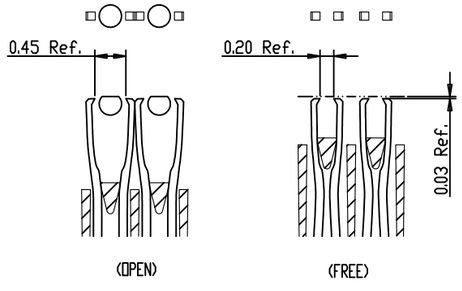
2. IC REMOVING OPERATION : IC抜去操作
   Push the cover all the way down until it stops then take the IC out. (when the cover is pushed down, a vacuum method can be used to pull out the IC.)
   カバーを押し切った状態でICが取り出し可能となります。(ICの取り出しはカバーを押し切った状態で、バキューム等により行ってください。)

SPECIFICATION : 性 能

1. INSULATION RESISTANCE: 1,000MΩ or more at 100VDC.
   絶縁抵抗 : DC100Vで測定し1,000MΩ以上のこと。
2. DIELECTRIC WITHSTANDING VOLTAGE: 100VAC for one minute.
   耐 電 圧 : AC100Vを1分間印加して異常の無いこと。
3. CONTACT RESISTANCE: 100mΩ or less at 20mV.(initial)
   接触抵抗 : 開放端電圧20mV以下で測定し100mΩ 以下のこと。
4. OPERATION TEMPERATURE: 使用温度 : -40℃～+150℃
5. CONTACT FORCE: 0.098N (10 gf)/pin (approx.)
   接 触 力 : 1ピンあたり約 0.098N (10 gf)
6. OPERATION FORCE: 29.40N(3.0kgf)MAX.
   操 作 力 : 29.40N(3.0kgf)MAX.

注 記 : NOTE

1) Top View indicates cover completely pressed down condition. (Contact Open Condition)
   上面図はカバーフルストローク (コンタクトピンオープン)状態図を示す。



SEC. B-B(S=FREE)

TOLERANCES: ±0.3
Unless otherwise specified

尺度 SCALE	4/1	承認 APP.	承認 APP.	検図 CHK.	製図 DRW.	設計 DSGN.
単位	mm			'12・02・21	'12・02・21	'12・02・21
DIMENSION 三角図法 3RD. ANGLE PROJECTION				B.S. Choi	J.H. Baek	J.H. Baek

山一電機株式会社 YAMAICHI ELECTRONICS Co.,Ltd.

分類 (CLASS) p0.5-153P(14X14Grid)

名称 (TITLE) NP413-16911

図番 (DRW. NO.) A113643-001 | Sheet No. 1/1 | REV. A

A2-ED005-01-07